Universidad del Valle de Guatemala

Programación de Microcontroladores

Miguel Chacón 21543

LAB 3 – INTERRUPCIONES

1. ¿Qué sucede con el **Program Counter** cuando sucede una interrupción?

El program counter pasa de lo que está haciendo a la dirección en donde esté puesta la interrupción, entonces pasa a guardar lo que iba a hacer a la pila de instrucciones.

1. ¿Para qué sirven los bits **GIE**, **RBIE** y **T0IE**?

GIE habilita las interrupciones globales, RBIE habilita el PORTB para interrupciones, T0IE habilita que el TMR0 se pueda interrumpir.

3. ¿Qué bits hay que configurar para habilitar las resistencias *pull-up* internas del

PIC16F887?

Es el WPUB: weak pull-up portb register. Este habilita individualmente los bits para tener una resistencia pull-up.